EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

2004226280

PUBLICATION DATE

12-08-04

APPLICATION DATE

24-01-03

APPLICATION NUMBER

2003015512

APPLICANT: FUJITSU LTD;

INVENTOR: AWAJI NAOKI;

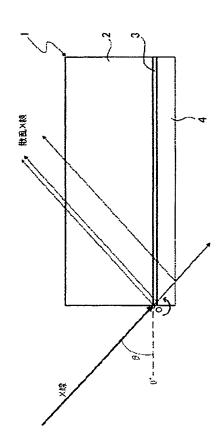
INT.CL.

G01N 23/20

TITLE

THIN FILM ANALYSIS METHOD AND

THIN FILM ANALYSIS APPARATUS



ABSTRACT: PROBLEM TO BE SOLVED: To precisely analyze a thin film formed on a substrate.

SOLUTION: A sample having a metal film 4 formed on a semiconductor substrate 2 through a thin interface layer 3 is disposed so as to downwardly direct the metal film 4 and make an X ray enter into a side end face of the sample 1, and inclined toward the semiconductor substrate 2 at an angle θ around the rotational center O as an end on an X ray entering side of the sample 1. The X ray enters into the interface layer 3 at an incident angle θ. A scattered X ray is detected. A distance required for a passage of the X ray through the semiconductor substrate 2 and attenuation of the X ray within the semiconductor substrate 2 are reduced. A background due to the scattered X ray from the semiconductor substrate 2 is also reduced. A crystal structure and a semiconductor substrate/thin film interface structure of the thin film such as the interface layer 3, the metal film 4, etc. are precisely analyzed.

COPYRIGHT: (C)2004,JPO&NCIPI

(19) 日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出願公開番号

特開2004-226280 (P2004-226280A)

(43) 公開日 平成16年8月12日(2004.8.12)

(51) Int.C1.7

GO 1 N 23/20

FI

GO1N 23/20

テーマコード(参考)

2G001

審査請求 未請求 請求項の数 5 〇 L (全 12 頁)

(21) 出願番号 (22) 出願日 特願2003-15512 (P2003-15512) · 平成15年1月24日 (2003.1.24)

(11)

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番

1号

(74) 代理人 100092152

弁理士 服部 毅殿

(72) 発明者 淡路 直樹

神奈川県川崎市中原区上小田中4丁目1番

1号 富士通株式会社内

Fターム(参考) 20001 AA01 AA08 BA14 BA15 BA18

CA01 CA08 DA02 EA02 EA09

GA13 JA11 KA20 LA11 MA05 NA07 NA13 NA15 NA17 PA11

IOI MATO MATO I

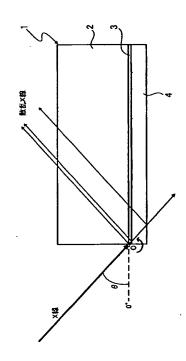
PA15

(54) 【発明の名称】薄膜分析法および薄膜分析装置

(57)【要約】

【課題】基板上に形成された薄膜を精度良く分析する。 【解決手段】半導体基板2上に薄い界面層3を介して金属膜4が形成された試料を、まず、金属膜4側を下向きにして試料1の側端面にX線が入射するように配置し、次いで、試料1のX線入射側の端部を回転中心Oとして試料1を半導体基板2側へ角度のに傾け、X線を界面層3に入射角ので入射し、試料1からの散乱X線を検出する。これにより、X線が半導体基板2の通過に要する距離が短くなり、X線の半導体基板2内での減衰が低減され、さらに、半導体基板2からの散乱X線によるパックプラウンドも低減される。したがって、界面層3や金属膜4といった薄膜の結晶構造や半導体基板/薄膜界面構造について、より精度の良い分析が行なえるようになる

【選択図】 図1



【特許請求の範囲】

【請求項1】

基板上に薄膜が形成された試料の前記薄膜を分析する薄膜分析法におりて、

前記基板の側から前記試料の側端面に前記薄膜に対して一定の入射角でX線を入射し、前記試料からの散乱X線を検出することを特徴とする薄膜分析法。

【請求項2】

前記基板の側から前記試料の側端面に前記薄膜に対して前記一定の入射角でX線を入射する前に、

前記試料の側端面にX線が入射するように前記試料を配置し、X線が入射する側の前記試料の端部を回転中心として前記試料を前記基板の側に回転してX線が前記一定の入射角で前記薄膜に入射するように傾けることを特徴とする請求項1記載の薄膜分析法。

【請求項3】

前記薄膜上には他の膜が形成されていることを特徴とする請求項1記載の薄膜分析法。

【請求項4】

基 板 上 に 薄 膜 が 形 成 さ れ 友 試 料 の 前 記 薄 膜 を 分 析 す る 薄 膜 分 析 法 に あ い て 、

前記基板を薄化し、薄化された前記基板の側から前記薄膜に対して一定の入射角でX線を入射し、前記試料からの散乱X線を検出することを特徴とする薄膜分析法。

【請求項5】

基板上に薄膜が形成された試料の前記薄膜を分析する薄膜分析装置において、

側端面にX線が入射されるように配置された前記試料のX線が入射される側の端部を回転中心として決定し、前記試料を前記基板の側に回転してX線が一定の入射角で前記薄膜に入射するように傾け、前記試料の側端面に前記薄膜に対して前記一定の入射角でX線を入射し、前記試料が5の散乱X線を検出する機能を有することを特徴とする薄膜分析装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は薄膜分析法および薄膜分析装置に関し、特に基板上に薄膜を形成した試料にX線を入射してその薄膜の結晶構造や基板/薄膜界面構造を分析する薄膜分析法および薄膜分析装置に関する。

[0002]

【従来の技術】

半導体デバイスの製造はプレーナプロセスを基礎とし、各種の薄膜が利用される。特に8 i 基板などの半導体基板上にグルーレイヤー (接着層) やCu配線などの薄膜を形成する場合には、形成した薄膜の結晶構造や基板/薄膜界面の構造が、その薄膜の電気的・磁気的特性に大きく影響することがある。そのため、半導体デバイス製造にあいてはそのような薄膜の構造に関する適正な評価が求められる。

[0003]

半導体基板上に薄膜が形成されている場合、通常は半導体基板/薄膜界面が表面に現れることはなく、その分析は難しいものとなっている。従来は、分析試料に対して透過能力の高いX線や中性子線を入射し、その入射線の試料内での散乱を利用した回析法や反射率法などによって薄膜の結晶構造や界面構造を分析する手法が一般的である(特許文献1参照)。

[0004]

しかしながら、 X 線などを用いた従来の分析法には、 その分析する試料の形態に依っては、 より精度の良い分析結果を得るためにいくつかの課題が残されている。 例えば、 X 線を用い、 S に基板とC U 配線などの金属膜との間に接着層として形成される薄い界面層の結晶構造や界面構造を分析する場合が挙げられる。この場合、 X 線を試料表面側(金属膜側) から入射する通常の表面入射分析では、 界面層からの散乱 X 線に対する金属膜からの散乱 X 線の寄与が大きくなり、 特に金属膜の膜厚が比較的厚い試料の場合には、 界面層の構造を精度良く分析することが難しい場合があった。

10

20

30

[0005]

一方、同様の試料について、 X 線を試料背面側(半導体基板側) から入射して界面層の構造を分析する背面入射分析も提案されている。 図 1 0 は従来の背面入射分析の説明図である。 半導体基板 1 0 1 上に薄い界面層 1 0 2 を介して金属膜 1 0 3 が形成された試料 1 0 0 の分析にあたり、 X 線を試料 1 0 0 背面に入射する と、 界面層 1 0 2 からの散乱 X 線に対する金属膜 1 0 3 からの散乱 X 線の寄与は小さくなる。 そのため、金属膜 1 0 3 の影響を低減することが可能になる。

[0006]

【特許文献1】

特開平11-051882号公報

[0007]

【発明が解決しようとする課題】

しかし、半導体基板上に薄い界面層を介して金属膜が形成された試料の背面、すなわち半導体基板にX線を入射してその界面層の結晶構造や界面構造について分析する場合には、X線が厚い半導体基板を通過する間に減衰してしまい、分析に必要となる十分な強度の界面層からの散乱X線が得られない場合があるという問題点があった。さらに、半導体基板内を通過するX線の散乱・回折現象により、半導体基板からの散乱X線によるパックグラウンドノイズが生じるという問題点もあった。

[0008]

このように界面層や金属膜といった薄膜が半導体基板上に形成されている場合、その薄膜の結晶構造や半導体基板/薄膜界面構造については精度の良い情報が得られたくく、そのため、分析結果を半導体デバイス製造に十分に反映させることができない場合があった。
【0009】

本発明はこのような点に鑑みてなされたものであり、基板上に形成された薄膜の結晶構造や基板/薄膜界面構造を分析する際の入射X線の減衰を抑制し、パックグラウンドノイズを抑えて、薄膜を精度良く分析するための薄膜分析法を提供することを目的とする。

[0010]

また、 本発明は、 基板上に形成された薄膜の 結晶構造や基板/薄膜界面構造を精度良く分析するための薄膜分析装置を提供することを目的とする。

[0011]

【課題を解決するための手段】

本発明では上記課題を解決するために、図1に示す方法で実現可能な薄膜分析法が提供される。本発明の薄膜分析法は、基板上に薄膜が形成された試料の前記薄膜を分析する薄膜分析法において、前記基板の側から前記試料の側端面に前記薄膜に対して一定の入射角で X線を入射し、前記試料からの散乱 X線を検出することを特徴とする。

[0012]

このような薄膜分析法によれば、半導体基板2などの基板上に薄膜として薄り界面層3か形成されている試料1について、その界面層3に対して入射角のでX線を入射する際に、半導体基板2側から試料1の側端面にX線を入射するので、入射したX線は半導体基板1の通過に要する距離が短くなり、半導体基板1内での減衰が低減され、さらに、半導体基板1からの散乱X線が低減されるようになる。また、図1に示したように例えばこの試料1の界面層3上に金属膜4などの更に別の薄膜が形成されている場合であっても、分析すべき薄膜である界面層3からの散乱X線に対する金属膜4からの散乱X線の寄与も低減でき、半導体基板/薄膜界面を精度良く分析することが可能になる。

[0013]

さらに、本発明では上記課題を解決するために、基板上に薄膜が形成された試料の前記薄膜を分析する薄膜分析法において、前記基板を薄化し、薄化された前記基板の側から前記薄膜に対して一定の入射角でX線を入射し、前記試料からの散乱X線を検出することを特徴とする薄膜分析法が提供される。

[0014]

50

10

20

30

このような薄膜分析法によれば、基板を薄化した後に試料にX線を入射し、試料からの散乱X線を検出して薄膜分析を行なうので、試料背面にX線が入射した場合でも、基板内でのX線の減衰が低減され、基板からの散乱X線が低減されるようになる。

[0015]

また、本発明では、基板上に薄膜が形成された試料の前記薄膜を分析する薄膜分析装置において、側端面にX線が入射されるように配置された前記試料のX線が入射される側の端部を回転中心として決定し、前記試料を前記基板の側に回転してX線が一定の入射角で前記薄膜に入射するように傾け、前記試料の側端面に前記薄膜に対して前記一定の入射角でX線を入射し、前記試料からの散乱X線を検出する機能を有することを特徴とする薄膜分析装置が提供される。

[0016]

このような薄膜分析装置は、X線が入射される側の試料端部を回転中心として試料をX線の入射角に傾け、この傾けた試料の側端面にX線を入射し、試料がらの散乱X線を検出する。そのため、基板内でのX線の減衰が低減され、かつ、基板がらの散乱X線が低減された薄膜分析が可能になる。

[0017]

【発明の実施の形態】

以下、本発明の実施の形態を、図面を参照して詳細に説明する。

まず、第1の実施の形態について説明する。

[0018]

図1は第1の実施の形態の薄膜分析法の概略説明図である。この第1の実施の形態では、分析すべき試料1として、半導体基板2上に接着層などの薄い界面層3を介して金属膜4 が形成されているものを用いる。ここで、半導体基板2としては例えば8 i あるいはその他の半導体(化合物半導体を含む。)からなる基板を用いることができる。界面層3としては例えば膜厚数十mm程度のTの薄膜を、金属膜4としては例えば膜厚10mm~1μm程度のCu膜を用いることができる。また、半導体基板2と界面層3との間には膜厚数mm程度の8iO2 などの絶縁膜が形成されていてもよい。

[0019]

第1の実施の形態の薄膜分析法では、上記構成の試料1を、まず、その金属膜4側の面(以下「試料表面」という。)を下向きにして、試料1の側端面にX線が入射するように配置する。そして、その配置状態から、試料1のX線入射側の端部を回転中心〇として試料1を半導体基板2側(図中上方)へ回転して角度 θ に傾け、X線を試料1の側端面から界面層3に入射角 θ で入射する。その際、界面層3からの散乱 X線(回折 X線を含む。)を含む試料1からの散乱 X線を半導体基板2側に配置した図示しない X線検出器で検出する

[0020]

このように試料1の側端面から界面層3にX線を入射させると、X線が界面層3に達するまでの距離が短くなって半導体基板2の通過に要する距離が短くなる。そのため、試料1の半導体基板2側の面(以下「試料背面」という。)にX線を入射する場合に比べて、入射したX線の半導体基板2内での減衰が低減され、さらに、半導体基板2からの散乱X線も低減されるようになる。また、従来の背面入射分析と同様、界面層3からの散乱X線に対する金属膜4からの散乱X線の寄与も小さくしておくことができる。以上のことから、試料1の界面層3の結晶構造、半導体基板2との間の界面構造について、より精度の良い分析を行なうことができる。

[0021]

ここで、本発明の薄膜分析法に使用可能な薄膜分析装置について説明する。図2は薄膜分析装置の一例である。図2に示す薄膜分析装置10は、試料にX線を入射して、試料内で散乱された散乱 X線を検出するコニオメータ式 X線分析装置である。薄膜分析装置10は、X線源11、X線单色化用分光結晶12、X線スリット13、レーサ光源14、受光素子15、試料台16、X線受光スリット17、X線検出器18、および Z 方向調整用 X線

10

20

40

検出器19を有している。

[0022]

X線源11としては、C ケ、 F e. C o. C u. M o. A f. W などの K α 線、 K B 線 が 用 ι ら t. 分析試料に応じて選択される。 X 線 単色 化 用 分 光 結 晶 1 2 と し て は、 例 た は G e (2 2 0) や S i (1 1 1) が 用 ι ら t. る。 X 線 源 1 1 か ら 出 射 さ t. た X 線 は、 この よ す な X 線 単色 化 用 分 光 結 晶 1 2 を 経 て、 X 線 ス リ ッ ト 1 3 に 入 射 さ t. 、 こ で 試 料 に 入 射 す δ X 線 の ピ ー ム の 開 き 角 が 調 整 さ t. る よ う に なって ι δ 。

[0023]

レーザ光源14および受光素子15は、分析試料が載置される試料台16の前段に配置され、レーザ光源14から出射されて受光素子15に受光されるレーザ光の高さは、分析試料に入射するX線の高さと一致するように位置合わせされている。これにより、X線スリット13通過後に試料に入射するX線の入射角 θ を調整するために試料を回転させる際の回転軸の中心合わせが行なえるようになっている。

[0024]

試料台16には、その上に固定配置された図示しなり試料ホルダを介して試料が載置されるようになっている。試料台16は、少なくとも×方向(図中左右方向)および区方向(図中上下方向)に移動させることができるようになっている。試料台16を×方向に移動させることにより、試料の回転軸中心の×方向の位置が合わせられ、また、区方向に移動させることにより、試料の回転軸中心の区方向の位置および試料へのX線入射位置が合わせられる。さらに、この試料台16は、回動自在に構成されていて、試料に入射するX線の入射角 θ を調整するゴニオメータとして機能する。

[0025]

X線受光スリット 1 7 は、試料からの散乱 X線の収束位置に配置され、その後段に X線検出器 1 8 が配置される。この X線検出器 1 8 は、入射角 θ と倍角(2θ)の位置に配置されており(θ \neq 2θ 配置)、入射角 θ の変化に連動して移動し、その間常に入射角 θ との倍角関係が保たれるように構成されている。

[0026]

支方向調整用 X 線検出器 1 9 は、試料台 1 6 の後段に配置され、試料を支方向に調整する際、 X 線源 1 1 から出射される X 線によって試料への X 線入射位置を調整する場合に使用される。

[0027]

このような薄膜分析装置10を用いて図1に示した試料1を測定する場合の試料測定手順を、図3および図4を参照して詳細に説明する。図3は試料配置の説明図、図4は試料測定の説明図である。ただし、図3および図4では、図1に示した要素と同一の要素については同一の符号を付している。

[0028]

試料 1 の測定では、まず、試料 1 を、試料 6 の試料ホルダ 1 6 のにセットする。この試料ホルダ 1 6 のは、 X 線スリット 1 8 からこれに対向配置された 2 方向調整用 2 線検出器 1 9 の方向に溝 1 6 6 が形成された断面凹形状に構成されている。これにより、後述するような 2 8 線 2 1 1 から出射された 2 8 線 が溝 1 6 6 を通って 2 7 方向調整用 2 8 線 検出器 1 9 に到達可能になっている。試料 1 7 を試料ホルダ 1 6 のにセットする 2 2 きには、 図 3 に示すように、試料表面が試料ホルダ 1 6 のと対向するように配置する。 このようにセットされることで、試料 1 に対する 2 8 の入射角 2 か 2 0 に設定される。

[0029]

次いで、試料台16を×方向に移動しながら、レーザ光源14から出射されるレーザ光が試料1の側端面で遮られるようになる位置を受光素子15の信号をモニタして決定し、その位置で×方向への試料台16の移動を停止する。これにより、 X 線の入射角 B を設定するゴニオメータの回転中心 O が試料1端部にくるようにセットされるようになる。

[0030]

次りで、試料台16を又方向に移動させ、レーザ光源14からのレーザ光が試料1の試料

10

20

30

40

表面の側で遮られるようになる位置を受光素子 15 の信号から決定し、 z 方向への試料台 16 の移動を停止する。 または、 試料台 16 を z 方向に移動させ、 x 線源 11 から出射されて z 方向調整用 x 線検出器 19 に検出される信号を モニタして、 x 線が試料 10 の試料表面の側で遮られるようになる位置を決定し、 z 方向への試料台 16 の移動を停止する。 これにより、 試料 1 が x 線源 11 が x 8 の高さに合わせられる。 この位置合わせの際には、 試料 10 側端面に入射する x 線が金属膜 x 4 に入射するように試料 x 1 を配置することが望ましい。 これは、 後に試料 x 1 を x 8 線の入射角 x 6 に応じて x 9 体基板 x 2 側へ回転して 傾けたと x 5 に、 x 8 な x 7 に達するまでの x 2 距離を確実に 短縮することができるようにする x 5 のである。

· [0081]

所定の位置合わせを行なって配置した試料1を、図4に示すようにコニオメータで角度 θ に傾け、入射した X 線が散乱される試料1の上方側、すなわち試料背面の側に X 線検出器18を角度2 θ の位置に配置する。そして、 θ と2 θ を連動させて変化させ、試料1に X 線を入射して試料1からの散乱 X 線を検出し、 X 線回折測定あるいは X 線反射率測定を行なう。

[0032]

なお、上記の試料測定に際し、試料1の位置合わせおよびX線回折測定あるいはX線反射率測定は、自動化して行なうことができる。

また、界面層 3 の法線(あるいは垂線)に対して直角に近い入射角 8 で X 線を入射し、直角に近い出射角で出射されてくる散乱 X 線を検出する試料断面方向の面内回折測定を行なうことも可能である。

[0033]

また、試料1を垂直に配置してその側端面から界面層8に対して一定の入射角 θ でX線を入射させ、X線が界面層8との直交面内を散乱するようにして散乱X線を検出するようにしてもよい。

[0034]

以上述べた薄膜分析法により、半導体基板2内でのX線の減衰が低減され、さらに、半導体基板2からの散乱X線が低減されるので、試料1の界面層3の結晶構造、半導体基板2 との間の界面構造を精度良く分析することができる。

[0035]

次に、第1の実施の形態の薄膜分析法を適用した例を具体的に説明する。

まず、薄膜分析装置のX線源の陰極ターゲットからのMOK B(エネルギー: 19.6k eV)のX線をモノクロメータ(X線単色化用分光結晶)により単色化する。ピームサイズは、 $0.1mm \times 5mm$ に成形する。試料は、例えばSi基板表面にSi〇2 酸化膜を形成し、その上に膜厚約30nmのT α 薄膜を界面層としてスパッタ装置により形成する。そして、このT α 薄膜上に膜厚約10nmのシード C α 限をスパッタ装置により形成し、その後、メッキにより膜厚約1umのC α 限を形成する。このように形成した試料を、横 $10mm \times$ 経 2cm0 サイズに切り出す。その際は、切り出し断面がSi基板表面と直角になるように切り出す。

[0036]

切り出し後の試料についてX線回折測定を行なった結果を図5 あよび図6 に示す。図5 はX線を試料背面に入射したときのX線回折測定結果、図6 はX線を試料の側端面に入射したときのX線回折測定結果である。図5 および図6 において、横軸は回折角2 θ (°) を表し、縦軸は検出された回折X線強度(counts)を表している。なお、図6のX線回折測定結果は、上記図3 および図4 に示した試料測定手順に従って測定した結果である

[0037]

試料背面にX線を入射させた場合には、図5に示すように、8(基板からの散乱 X線によるパックグラウンドが大きくなり、8((004)の回折ピークが大きい。8(基板上に形成した薄膜については、界面層であるT a 薄膜についての回折ピークは見られず、Cu

10

30

20

40

膜のCu(111)の回折ピークが見られるのみである。

[0038]

これに対し、8i基板側から試料の側端面にX線を入射させた場合には、図6に示すよう に、Si(004)の回折ビークが、図5に示したSi(004)の回折ビークに比べて 小さくなる。これは、入射したX線のSi基板内の通過距離が短くなるために、Si基板 **からの散乱X線が低減されるためである。さらに、Cu膜のCu(111)の回折ピーク** は図5に示したCu(111)の回折ピークよりも高くかつ鋭くなり、Ta薄膜の回折ピ ークも見られるようになる。このTの薄膜は、その回折角20の値からその結晶構造がB - T a (200)であることがわかる。

[0039]

このように、8i基板側から試料の側端面にX線を入射した場合には、試料背面にX線を 入射した場合に比べて、界面層あるいはCu膜といった薄膜の結晶構造やSi基板/薄膜 界面構造についての情報をより精度良く得ることが可能になる。

[0040]

な お 、 こ の よ う な X 線 回 折 測 定 の ほ か 、 入 射 角 heta を 0 ° ~ 1 0 ° 程 度 の 低 角 付 近 で 変 化 さ せて X 線 反 射 率 測 定 を 行 な う こ と も で き る 。 ま た 、 入 射 角 heta を 固 定 し 、 X 線 工 ネ ル ギ ー を 変 化 さ せ な が ち 反 射 X 線 強 度 を 測 定 し て エ ネ ル キ ー ス キ ャ ン 反 射 率 測 定 を 行 な う こ と も で **₹** 7 .

[0041]

次に、第2の実施の形態について説明する。

20

10

半導体基板上に金属膜が形成されている試料の金属膜の結晶構造や半導体基板/金属膜界 面構造の分析にあたり、その分析前に、その半導体基板を薄く加工する基板薄化を行なす ことによっても、対の半導体基板内でのX線の減衰などを低減することが可能である。図りまし

[0042]

この第2の実施の形態に用いる試料20は、図7に示すように、半導体基板21上に金属 膜22が形成された構造を有している。なお、この試料20についても、第1の実施の形 態の場合と同様に、試料20の金属膜22側の面を試料表面といい、試料20の半導体基 板21側の面を試料背面ということとする。

30

[0043]

この試料20の分析を行なう場合には、まず、図8に示すように、その試料表面を、半導 体製造において一般的に使用されている麦面保護テープなどの保護テープ23で保護し、 この保護テープ23を介して試料20を研磨治具24に接着固定する。固定された試料2 0 の半導体基板 2 1 は、グラインダーなどを用いて、半導体基板 2 1 の厚みが例えば 1 0 0 μ m 程度になるまで薄化する。その後、化学処理により半導体基板21表面を平坦化す 7.

[0044]

せして、このように半導体基板21を薄化した試料20を研磨治具24から剝がし、図2 に 示 し た 薄 膜 分 析 装 置 1 0 の 試 料 台 1 6 に 図 3 に 示 し 友 場 合 と 同 様 に 試 料 表 面 を 試 料 ホ ル ダ16のに対向させて配置する。そして、所定の位置合わせを行なった後、試料背面にX 線を入射し、試料20からの散乱X線を測定する。

40

[0045]

なお、半導体基板21を薄化したことで測定時の試料20の保持が難しい場合には、この 試料20を保持用の有機膜に固定し、測定を行なってもよい。ここで用いる有機膜の材質 は特に限定されないが、X線による試料20の位置合わせの精度や効率を考慮し、X線が 透過し易いものを用いることが好ましい。

[0046]

このように、分析すべき試料20の半導体基板21を薄化することにより、試料背面にX 線を入射した場合であっても、半導体基板21内でのX線の減衰を低減することができ、

- 50

より精度良く金属膜22の結晶構造や半導体基板21/金属膜22界面構造についての情報を得ることができる。また、第1の実施の形態と同様、半導体基板21と金属膜22との間に接着層などの薄い界面層が形成されている場合であって、その界面層について分析を行なう場合にも、上記のような半導体基板21を薄化する方法を有効に用いることができる。

[0047]

ાર

次に、第2の実施の形態の薄膜分析法を適用した例を具体的に説明する。 試料には、8 に基板上にCuなどの金属膜を形成したものを用い、まず、これをその試料 表面を保護テープで保護して研磨治具に接着する。次いで、8 に基板を、グラインゲーを 用いて厚さ 1 0 0 μ m 程度になるまで研磨する。研磨後、8 に基板を研磨治具から剥がし 、試料台の試料ホルゲに試料表面を対向させてセットする。ここで、入射角 θ を設定する コニオメータの回転中心は試料中心部またはその近傍にくるようにセットする。そして、 金属膜にX線が入射するように試料の位置を調整した後、試料を角度 θ に傾け、検出器を 2 θ に配置する。そして、 θ と 2 θ を連動させて変化させ、試料に入射角 θ で X 線を入射 して試料からの散乱 X 線を検出し、 X 線回 折測定ある いは X 線 反射率測定を行なる。

[0048]

以上説明したように、半導体基板上に界面層や金属膜などの薄膜が形成された試料のその薄膜をX線により分析する際には、半導体基板側から試料の側端面に薄膜に対して一定の入射角 O で X 線を入射し、試料からの散乱 X 線を検出する。これにより、入射した X 線の半導体基板通過に要する距離を短くして半導体基板内での減衰を低減し、半導体基板からの散乱 X 線を低減することができるので、薄膜について精度の良い分析が可能になる。

20

10

[0049]

[0050]

なお、以上の説明では、半導体基板上に界面層や金属膜といった薄膜が形成された試料の その薄膜の構造などを分析する場合を例にして述べたが、本発明が対象とする試料の材質 は上記の例に限定されるものではない。また、本発明は、以上に述べた固体/固体界面の 評価に限らず、例えばメッキ液/電極試料界面などの液体/固体界面の評価にも応用が可 能である。

30

[0051]

また、以上の説明では、試料の薄膜分析にX線を用いたが、X線に代えて中性子線を用い、されに応じた薄膜分析装置を用いることによっても、同様に薄膜分析が可能である。

[0052]

【発明の効果】

以上説明したように本発明では、基板側から試料の側端面に薄膜に対して一定の入射角で X線を入射し、散乱X線を検出して薄膜を分析するようにした。これにより、入射したX 線の基板内での減衰を低減し、基板からの散乱X線を低減することができ、薄膜を精度良 く分析することができる。

40

[0053]

また、薄膜が形成された基板を薄化した後に、基板側から薄膜に対して一定の入射角でX線を入射し、散乱X線を検出して薄膜を分析することにより、X線の基板内での減衰を低減し、基板からの散乱X線を低減して、薄膜を精度良く分析することができる。

【図面の簡単な説明】

- 【図1】第1の実施の形態の薄膜分析法の概略説明図である。
- 【図2】薄膜分析装置の一例である。
- 【図3】試料配置の説明図である。
- 【図4】試料測定の説明図である。
- 【図5】X線を試料背面に入射したときのX線回折測定結果である。

```
【図6】X線を試料の側端面に入射したときのX線回折測定結果である。
 【図7】試料の側面図である。
 【図8】基板薄化の説明図である。
 【図9】基板薄化後の試料測定の説明図である。
 【図10】従来の背面入射分析の説明図である。
 【符号の説明】
 1.20 試料
 2. 21 半導体基板
 3 界面層
 4.22 金属膜
                                                 10
 1 0
   薄膜分析装置
    X線源
 1 1
   X線单色化用分光結晶
    X線スリット
   レーザ光源
    受光索子
 1 5
 16. 試料台
 1-6 a 試料ホルダ
1166 溝
 1 7
   X線受光スリット
                                                 20
1 8
   X線検出器
```

1900年1月28日 2010年1日 2010年1日 2010日 2010日

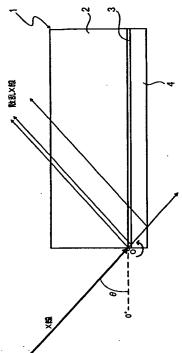
2.3 保護テープ

2θ 回折角

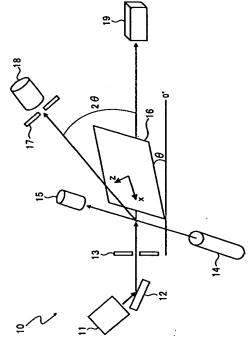
θ

24 研磨治具 0 回転中心 入射角

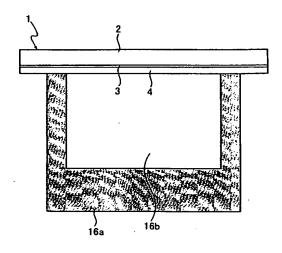
[図1]



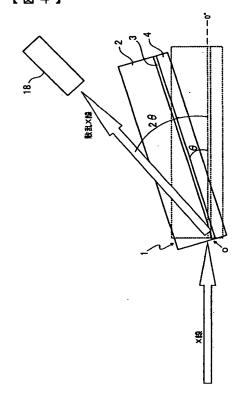
[22]

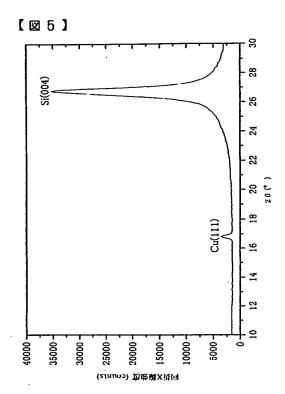


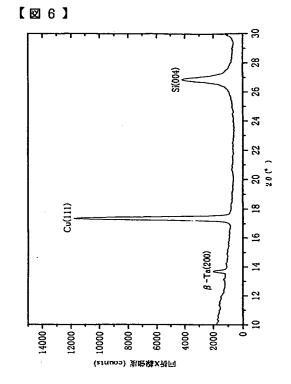
[23]

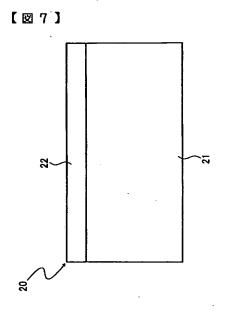


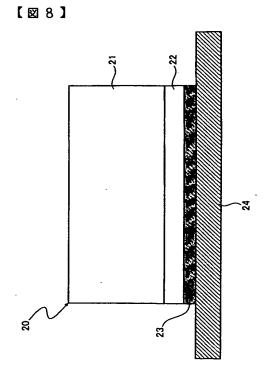
[24]



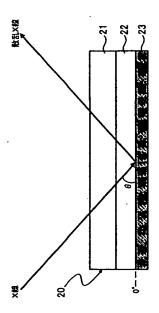








[図.9]



[図10]

